BUNDESREPUBLIK DEUTSCHLAND 14.08.2604



Prioritätsbescheinigung über die Einreichung einer Patentanmeldung

Aktenzeichen:

103 34 399.7

REC'D 02 SEP 2004

PCT

WIPO

Anmeldetag:

28. Juli 2003

Anmelder/Inhaber:

Siemens Aktiengesellschaft, 80333 München/DE

Bezeichnung:

Vorrichtung zum Schutz von Elektronik-Baugruppen

in einem Mehrspannungs-Bordnetz gegen

Kurzschlüsse

IPC:

H 02 H, B 60 R

Die angehefteten Stücke sind eine richtige und genaue Wiedergabe der ursprünglichen Unterlagen dieser Patentanmeldung.

München, den 5. August 2004

Deutsches Patent- und Markenamt

Der Präsident

Im Auftrag

PRIORITY SUBMITTED OR TRANSMITTED IN COMPLIANCE WITH RULE 17.1 (a) OR (b)

Kahle

Beschreibung

Vorrichtung zum Schutz von Elektronik-Baugruppen in einem Mehrspannungs-Bordnetz gegen Kurzschlüsse

5

10

15

Die Erfindung betrifft eine Vorrichtung zum Schutz von Elektronik-Baugruppen, insbesondere von Baugruppen der Steuerelektronik, Datenverarbeitung und -übertragung, von Kleinleistungs-Treiberschaltungen oder CAN-BUS-Transceiver, die üblicherweise an einer Versorgungsspannung Vcc=5V bis 10V betrieben werden und in einem Steuergerät angeordnet sind, also letztendlich von Steuergeräte-Anschlüssen, in einem Mehrspannungs-Bordnetz, beispielsweise einem 42V/14V-Kraftfahrzeug-Bordnetz, gegen Kurzschlüsse nach der höchsten in diesem Bordnetz vorkommenden Spannung.

Der ständig wachsende Energiebedarf neuer elektrischer Verbraucher in Kraftfahrzeugen sowie die Notwendigkeit, den Kraftstoffverbrauch beispielsweise durch Unterstützung des Antriebsstranges (Stop-and-go, Boost und rekuperiertes Bremsen) zu reduzieren, sind treibende Kräfte für einen Wechsel

20

25

Um existierende, für ein 14V-Bordnetz entwickelte Elektronik-Baugruppen und Komponenten, zu welchen auch die erwähnten Baugruppen der Steuerelektronik und Datenübertragung zählen, im 42V-Bordnetz betreiben zu können, wurde als Zwischenlösung

ein 14V/42V-Zweispannungs-Bordnetz definiert, auf welches die

weitere Beschreibung Bezug nimmt.

vom 14V-Bordnetz zum 42V-Bordnetz.

30

Das größte Hemmnis bei der Weiterverwendung von für das 14V-Bordnetz - mit der niedrigen Bordnetzspannung - entwickelten Elektronik-Baugruppen und deren Komponenten im 42V-Bordnetz -

25

mit der hohen Bordnetzspannung - ist deren fehlende Kurzschlussfestigkeit beispielsweise nach 50V permanent bzw. 60V transient.

5 Es sind deshalb Schutzschaltungen erforderlich, die auch später im 42V-Einspannungs-Bordnetz verwendet werden können.

War bisher im 14V-Einspannungs-Bordnetz eine permanente Kurz-Schlussfestigkeit nach 14V bis 18V, je nach Kundenwunsch, und eine transiente Kurzschlussfestigkeit nach 32V bis 36V ausreichend, so werden im 42V-Bordnetz, wie bereits erwähnt, Spannungsfestigkeiten beispielsweise nach 50V permanent und nach 60V transient gefordert.

Eine typische Schutzbeschaltung nach dem Stand der Technik in einem 14V-Bordnetz beispielsweise für einen in einem Steuergerät ST angeordneten Mikrocontroller μC ist in Figur 2 dargestellt. Als Eingang E des Mikrocontrollers μC ist beispielhaft der Eingang eines nicht dargestellten Analog-Digital-Converters (ADC) gezeigt, welchem über eine Leitung L das Ausgangssignal eines aus einem veränderlichen Widerstand bestehenden Sensors Se zugeführt wird, welches im durch einen Pfeil angedeuteten Analog-Digital-Converter (ADC) digitalisiert und weiterverarbeitet.

Dem Mikrocontroller μ C wird eine stabile Versorgungsspannung Vcc, üblicherweise Vcc=5V, mittels eines im Steuergerät ST vorhandenen, nicht dargestellten Reglers zugeführt.

Dem Eingang E ist eine standardmäßig im Mikrocontroller μC integrierte Schutzstruktur gegen elektrostatische Entladungen zugeordnet, bestehend aus einem dem Eingang E nachgeordneten Widerstand R5, und zwei Dioden D3 und D4, wobei die Diode D3

10

20

25

30

zwischen dem Widerstand R5 und dem Pluspol +Vcc der Versorgungsspannung Vcc angeordnet ist und in Richtung zum Pluspol
+Vcc stromleitend ist, und wobei die Diode D4 zwischen dem
Minuspol -Vcc der Versorgungsspannung Vcc (Bezugspotential
GND des Steuergeräts ST) und dem Widerstand R5 angeordnet ist
und in Richtung zum Widerstand R5 stromleitend ist.

Zwei Widerstände R6 und R7, die parallel zu den Dioden D3 bzw. D4 liegen, stellen parasitäre Leckwiderstände dar. Bedingt durch die im Betrieb auftretenden hohen Temperaturen von >100°C und die Temperaturabhängigkeit der Leckströme in Halbleitern können diese Werte bis ca. 1 μ A erreichen. Das entspricht einem Leckwiderstand R6, R7 von je ca. 2.5M Ω .

Zwischen dem Sensor S und dem Pluspol +Vcc ist im Steuergerät, aber außerhalb des Mikrocontrollers μC ein Widerstand R1 angeordnet, welcher zusammen mit dem Innenwiderstand Rsens des Sensors S einen Spannungsteiler bildet, welcher mit der Versorgungsspannung Vcc versorgt wird.

Zwischen dem Abgriff dieses Spannungsteilers und dem Eingang E des Mikrocontrollers μC ist ein Schutzwiderstand R2 angeordnet. Am Eingang E des Mikrocontrollers μC liegt, über den Schutzwiderstand R2, die Teilerspannung des Spannungsteilers R1/Rsens. Sie ist ein Maß für den Innenwiderstand des Sensors.

Der Schutzwiderstand R2 ist so zu dimensionieren, dass

- der durch die parasitären Leckwiderstände R6, R7 der Eingangsschutzschaltung verursachte Fehler klein ist, und
- bei externer Maximalspannung im Fehlerfall Vin=Vbat der durch die Diode D3 fließende Strom auf ein akzeptables Maß, beispielsweise <5mA, begrenzt wird.

10

15

20

25

30

Im 14V-Bordnetz ist es möglich, beide Forderungen zu erfüllen, bei einer Steigerung von 14V auf 42V jedoch nicht mehr:

- wählt man den Schutzwiderstand R2 so groß, dass der durch die Diode D3 fließende Strom im Fehlerfall akzeptabel klein bleibt, so wird der durch die durch die Widerstände R6, R7 fließenden Leckströme verursachte Spannungsfehler inakzeptabel groß;
- lässt man den Wert des Schutzwiderstandes R2 unverändert, so wird der nun (wegen 14V→42V) dreifach erhöhte Strom bei Kurzschluss nach 42V die Eingangsstruktur des Mikrocontrollers µC schädigen oder zerstören.

Diese bekannte Schutzbeschaltung ist also gegen einen Kurzschluss nach 42V nicht geschützt.

Es ist Aufgabe der Erfindung, die bekannte Vorrichtung zum Schutz von in einem 14V-Bordnetz verwendeten, in einem Steuergerät angeordneten Elektronik-Baugruppen, d.h. also, der Steuergeräte-Ein- und Ausgänge, so zu modifizieren, dass diese Baugruppen auch gegen einen in einem 42V-Bordnetz auftretenden Kurzschluss geschützt werden können.

Diese Aufgabe wird erfindungsgemäß durch eine Vorrichtung gemäß den Merkmalen von Anspruch 1 gelöst.

Vorteilhafte Weiterbildungen der Erfindung sind den Unteransprüchen zu entnehmen.

Ausführungsbeispiele nach der Erfindung werden nachstehend anhand einer schematischen Zeichnung näher erläutert. In der Zeichnung zeigen:

20

25

30

- Figur 1 die Schaltung einer erfindungsgemäßen Vorrichtung zum Schutz von im 14V-Bordnetz verwendeten Elektronik-Baugruppen gegen Kurzschlüsse in einem 42V-Bordnetz,
- 5 Figur 2 eine bekannte Schutzschaltung für einen Eingang eines Mikrocontrollers in einem 14V-Bordnetz,
 - Figur 3 ein Ausführungsbeispiel der erfindungsgemäßen Schutzschaltung für eine Kleinleistungs-Treiberschaltung, und
- 10 Figur 4 ein Ausführungsbeispiel der erfindungsgemäßen Schutzschaltung für einen CAN-Bus-Transceiver.

Figur 1 zeigt die in einem Steuergerät ST angeordnete Schaltung einer erfindungsgemäßen Schutzschaltung Ss für den aus Figur 2 bekannten Mikrocontroller µC gegen Kurzschlüsse in einem 42V-Bordnetz, welche zwischen dem Schutzwiderstand R2 und der Leitung L (dem Steuergeräteanschluss A) eingefügt ist. Zusätzlich zu der in Figur 2 dargestellten Schaltung ist in Figur 1 der im 14V/42V-Bordnetz vorhandene 12V-Akkumulator Batl des Bordnetzes mit der niedrigen Bordspannung dargestellt, während die Spannungsquelle des Bordnetzes mit der hohen Bordspannung nicht dargestellt ist.

Der in Figur 1 zusätzlich eingezeichnete Spannungspfeil bezeichnet die Spannung Vin eines Sensors Se, welche auch die Kurzschlussspannung nach dem 42V-Bordnetz mit maximal 60V sein kann. Diese Spannung Vin bildet die Eingangsspannung für das Steuergerät ST, deren Wert dem Steuergerät ST über die Leitung L vom Sensor Se übermittelt wird.

Die Schutzschaltung Ss besteht aus einer um einen Transistor T1 aufgebauten Schaltung. Dieser Transistor T1 ist - bei positiven Eingangsspannungen - vorzugsweise ein N-Kanal-Kleinleistungs-MOSFET (Feld-Effekt-Transistor), dessen Drainanschluss D über den Steuergeräteanschluss A (die Leitung L) mit dem Sensor Se verbunden ist, und dessen Sourceanschluss S mit dem Schutzwiderstand R2 verbunden ist.

5

10

15

Bei negativen Eingangsspannungen müsste Transistor T1 ein P-Kanal-MOSFET sein, wobei dann alle Spannungen, auch die Prozessor-Spannungsversorgung, umgedreht werden müssten. Ein MOSFET ist deshalb von Vorteil, weil dieser im Arbeitspunkt keinen Steuerstrom benötigt. Bei Bipolartransistoren, mit welchen die Schaltung prinzipiell ebenfalls funktionieren würde, könnte der Basisstrom die Messfunktion als zusätzlicher Fehlerstrom beeinträchtigen. Im folgenden wird, wenn von Transistor T1 die Rede ist, davon ausgegangen, dass dieser ein N-Kanal-MOSFET ist und die Eingangsspannungen positiv sind.

20

25

Zwischen dem Gateanschluss G des Transistors T1 und dem Pluspol +Vbat1 des 12V-Akkumulators Bat1 ist die Parallelschaltung eines Gatewiderstandes Rv und einer in Richtung zum Pluspol +Vbat1 stromleitenden Diode D2 angeordnet, und zwischen Gateanschluss G und Sourceanschluss S des Transistors T1 ist eine Zenerdiode als Begrenzerdiode D1 angeordnet, deren Durchbruchspannung Vz so gewählt ist, beispielsweise Vz=18V, dass sie im Normalbetrieb nicht leitet (Vz>Vbat1), aber bereits vor Erreichen der maximal zulässigen Gatesource-Span-nung Vgs des Transistors T1, beispielsweise Vgs=20V, leitet.

30

Im Signalpfad vom Sensor Se zum Eingang E des Mikrocontrollers befindet sich neben dem niederohmigen Schutzwiderstand R2 nur noch der vergleichsweise niedrige Sättigungswiderstand des Transistors T1, beispielsweise 5Ω . Das Sensorsignal wird dabei nur minimal beeinflusst.

Im Normalbetrieb 0V<Vin<Vcc ist Transistor T1 leitend, da dessen über den Gatewiderstand Rv vermittelte Gatespannung bei 14V liegt und die Gate-Source-Spannung Vgs am Transistor T1 wesentlich größer als dessen Thresholdspannung Vth (beispielsweise Vth=3V) ist.

Untersuchung auftretender Fehler:

10

5

- a) bei einem Kurzschluss nach Bezugspotential GND (Vin=0V) ist die Spannung am Eingang E ebenfalls 0V und die Schutzschaltung Ss arbeitet normal.
- b) bei einem am Geräteanschluss A wirkenden Kurzschluss nach 14V (Vbat1) steigt die Sourcespannung Vs des Transistors T1 bis auf einen Wert Vs=Vbat1-Vth, d.h., auf einen Wert Vs<Vbat1, an. Transistor T1 ist nun im Abschnürbereich. Der Strom durch die Diode D3 wird durch den Schutzwiderstand R2 auf einen vorgegebenen, zulässigen Wert begrenzt.
- c) bei am Geräteanschluss A wirkenden negativen transienten Spannungen (beispielsweise ISO-Testimpulsen) wird Transistor T1 leitend, wobei seine Gate-Source-Spannung Vgs nun durch die Zenerdiode D1 begrenzt wird. Der Gatewiderstand Rv begrenzt den Stromfluss durch die Zenerdiode D1 auf einen tolerierbaren Wert. Schutzwiderstand R2 begrenzt den Stromfluss durch Diode D4 der Schutzstruktur des Mikrocontrollers µC.

30

d) bei einem am Geräteanschluss A wirkenden Kurzschluss zum
 42V-Bordnetz steigt die Eingangsspannung Vin drastisch an
 - bis auf maximal 60V. Die Sourcespannung Vs des Transis-

10

15

20

25

30

tors T1 wird, wie beim Kurzschluss nach 14V auf einen Wert von Vs=Vbat1-Vth, d.h., auf einen Wert Vs<Vbat1, ansteigen. Da sich Transistor T1 nun im Abschnürbereich befindet, fällt an ihm die gesamte Spannungsdifferenz zur Eingangsspannung Vin ab. Die Drain-Source-Spannung Vds des Transistors T1 wird zu Vds=Vin-(Vbat1-Vth). Die am Transistor T1 entstehende Verlustleistung P(T1) wird dabei durch die Spannungsdifferenz Vds und den Strom I(R2), der durch den Schutzwiderstand R2 fließt, bestimmt: P(T1)=Vds*I(R2). Der bei transienten Spannungen von 60V auftretende Spitzenwert liegt bei <100mW, der Effektivwert bei ca. 60mW, was bei Verwendung eines Standardgehäuses für Transistor T1 gut beherrschbar ist.

Steigt die Eingangsspannung Vin auf Werte >Vbat1, so sinkt die Gate-Source-Spannung Vgs von beispielsweise 14V bis auf die Thresholdspannung Vth, beispielsweise Vth=3V, ab. Dabei müssen die Gate-Kapazitäten des Transistors T1 umgeladen werden. Bei sehr schnellen transienten Spannungen Vin im Kurzschlussfall ist dabei ein kurzfristiger, erhöhter Gatestrom von Ig>10mA erforderlich.

Würde dieser Gatestrom ausschließlich über den Gatewiderstand Rv=10k Ω fließen, so würde dies einen großen Spannungsabfall verursachen. Die Gatespannung würde kurzfristig auf Werte >60V steigen, was einen kurzfristigen, wesentlich erhöhten Stromfluss durch die Diode D3 zur Folge hätte, der diese beschädigen oder zerstören könnte.

Da die zum Gatewiderstand Rv parallel liegende Diode D2 in diesem Fall jedoch in Stromdurchlassrichtung betrieben wird, begrenzt sie die Gatespannung Vg des Transistors T1

10

auf einen Wert Vbat1+Vd, mit Vd=Durchlassspannung der Diode D2.

Die Schutzschaltung erfüllt somit ihre Funktion sowohl bei einem Fehlerfall im 14V-Bordnetz (niedrige Bordspannung) als auch im 42V-Bordnetz (hohe Bordspannung) bis hin zu schnellen transienten Änderungen der Eingangsspannung Vin.

- Figur 3 zeigt ein Ausführungsbeispiel der erfindungsgemäßen Schutzschaltung für eine Kleinleistungs-Treiberschaltung. Ein vom 14V-Bordnetz versorgter Verbraucher RL, beispielsweise eine Leuchtdiode einer Warnlampe, wird mittels eines Schalttransistors T2 ein- und ausgeschaltet.
- Der Verbraucher RL ist einerseits mit dem Pluspol des Akkumulators Batl und andererseits über die Leitung L und den
 Schalttransistor T2 und einen Schutzwiderstand Rs mit dem Minuspol GND des Akkumulators Batl verbunden. Der Schalttransistor T2 kann üblicherweise Teil einer als Mehrfachschalter
 ausgebildeten Integrierten Schaltung sein.
 - Ein Kurzschluss nach 42V ohne die erfindungsgemäße Schutzschaltung würde den Schalttransistor T2 zerstören.
- Um dies zu verhindern, ist in diese Konfiguration die aus Figur 1 bekannte Schutzschaltung Ss im Steuergerät ST zwischen Transistor T2 und Leitung L so eingefügt, dass der Drainanschluss D des Transistors T1 über Steuergeräteanschluss A und Leitung L mit dem Verbraucher RL und der Sourceanschluss S mit dem Schalttransistor T2 verbunden ist, und dass der Verbindungspunkt von Gatewiderstand Rv und Diode D2 mit dem Pluspol des Akkumulators Bat1 verbunden ist.

Die Funktion der Schutzschaltung ist die gleiche, wie bereits in der Beschreibung von Figur 1 dargestellt.

Figur 4 schließlich zeigt ein Prinzipschaltbild eines im Steuergerät ST angeordneten CAN-Bus-Transceivers C-T mit erfindungsgemäßer Schutzvorrichtung gegen Kurzschlüsse nach 42V. Der Transceiver C-T besteht in an sich bekannter Weise aus einem Transmitter TM (Sendermodul) und einem Receiver RC (Empfängermodul).

10

5

Ein geeigneter Transceiver C-T für eine Highspeed-Version ist beispielsweise ein Philips PCA82C250, dessen Daten aus dem Datenblatt "Philips semiconductors PCA82C250 CAN controller interface, Product specification, 13. Januar 2000" entnommen werden können.

Ein High-Speed-CAN-BUS hat üblicherweise zwei differentiell betriebene Leitungen CAN_HI und CAN_LO, deren Spannungen in der Regel 2,5V+1V und 2,5V-1V betragen.

20

15

Jede der beiden Bus-Leitungen CAN_HI und CAN_LO ist mit einer eigenen, im Steuergerät ST angeordneten

25

- Schutzschaltung Ssa: zwischen der Busleitung CAN_HI bzw.
 Steuergeräteanschluss A1 und Anschluss E1 des Transmitters
 Tm (Ssa) und
- Schutzschaltung Ssb: zwischen der Busleitung CAN_LO bzw. Steuergeräteanschluss A2 und Anschluss E2 des Receivers Rc ausgerüstet.
- 30 Im Normalbetrieb beeinflussen die Schutzschaltungen wegen der geringen Sättigungswiderstände von Tla und Tlb die Funktion von Sender und Empfänger nicht. Erst im Kurzschlussfall gegen 42V wird die Spannung am Transceiver C-T auf einen zulässigen Wert von Vbatl-Vth begrenzt.

10

15

25

Die Funktion der Schutzschaltungen Ssa und Ssb ist die gleiche, wie bereits in der Beschreibung von Figur 1 dargestellt. Die erfindungsgemäße Schutzschaltung eignet sich

- zum Schutz von analogen und digitalen Steuergeräteeingängen von Baugruppen der Steuerelektronik und Datenübertragung (Datenschnittstellen), wie beispielsweise auch von Kleinleistungs-Treiberschaltungen oder CAN-BUS-Transceivern, die an einer Versorgungsspannung von beispielsweise Vcc=5V bis 10V betrieben werden und üblicherweise in einem Steuergerät angeordnet sind;
 - sie schützt die Anschlüsse (Steuergeräte-Ein- und Ausgänge) zuverlässig auch bei dauerhaftem Anliegen hoher, positiver Überspannungen; selbst schnelle positive Transienten wie Kurzschluss gegen 60V werden sicher beherrscht, negative Transitenten (z.B. ISO-Testpulse) werden toleriert;
 - sie ist eigensicher und mit Standardkomponenten kostengünstig und einfach zu implementieren;
- ihr Schaltungskonzept eignet sich zur Integration in ein
 ASIC, welches auch später im 42V-Einspannungs-Bordnetz verwendet werden kann;
 - sie beeinflusst im Normalbetrieb die Genauigkeit der Messwerterfassung nur unwesentlich;
 - sie beeinflusst im Normalbetrieb die Funktion der Datenübertragung nicht.

10

25

Patentansprüche

1. Vorrichtung zum Schutz von Elektronik-Baugruppen (μC, C-T, T2), insbesondere von in einem Steuergerät (ST) angeordneten Elektronik-Baugruppen zum Steuern von Kleinleistungsverbrauchern oder zum Verarbeiten/Übertragen von Daten, in einem Mehrspannungs-Bordnetz mit einem ersten Akkumulator (Bat1) der niedrigen Bordnetzspannung (Vbat1), gegen Kurzschlüsse nach der hohen Bordnetzspannung,

dadurch gekennzeichnet,

- dass ein Transistor (T1) vorgesehen ist, dessen Drain-Source
 Strecke (D-S) zwischen dem Steuergeräteanschluss (A, A1,
 A2) und dem Anschluss (E, E1, E2) der Elektronik-Baugruppe
 (μC, C-T, T2) eingefügt ist, wobei der Sourceanschluss (S)
 des Transistors (T1) mit dem Anschluss (E, E1, E2) der Elektronik-Baugruppe (μC, C-T, T2) verbunden ist, und deren

 Drainanschluss (D) mit dem Steuergeräteanschluss (A, A1,
 A2) verbunden ist, und
 - dass zwischen dem Gateanschluss (G) des Transistors (T1) und dem Pluspol (+Vbat1) des Akkumulators (Bat1) die Parallelschaltung eines Gatewiderstandes (Rv) und einer in Richtung zum Pluspol (+Vbat1) stromleitenden Diode (D2) angeordnet ist, und
 - dass zwischen Gateanschluss (G) und Sourceanschluss (S) des Transistors T1 eine Zenerdiode (D1) angeordnet ist.
- 2. Vorrichtung nach Anspruch 1, dadurch gekennzeichnet, dass die Durchbruchspannung (Vz) der Zenerdiode (D1) niedriger als die maximal zulässige Gate-Source-Spannung (Vgs) des Transistors (T1) gewählt ist.

25

3 31 to

- 3. Vorrichtung nach Anspruch 1, dadurch gekennzeichnet, dass der Transistor (T1) ein Kleinleistungs-N-Kanal-MOSFET ist.
- 4. Vorrichtung nach Anspruch 1, dadurch gekennzeichnet, dass bei einem am Geräteanschluss (A, A1, A2) wirkenden Kurzschluss nach der höchsten in diesem Bordnetz vorkommenden Spannung die Sourcespannung (Vs) des Transistors (T1) auf einen Wert Vs=Vbat1-Vth der niedrigen Bordspannung (Vbat1), vermindert um die Thresholdspannung (Vth) des Transistors (T1), begrenzt ist.
- 5. Vorrichtung nach Anspruch 1, dadurch gekennzeichnet, dass bei einem am Geräteanschluss (A, A1, A2) wirkenden Kurz
 15 schluss nach der höchsten in diesem Bordnetz vorkommenden Spannung die zum Gatewiderstand (Rv) parallel liegende Diode (D2) in Stromdurchlassrichtung betrieben wird und dadurch die Gatespannung (Vg) des Transistors (T1) auf einen Wert Vg=Vbat1+Vd der niedrigen Bordspannung (Vbat1) plus der

 20 Durchlassspannung (Vd) der Diode (D2) begrenzt wird.
 - 6. Vorrichtung nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, dass die Schutzschaltung (Ss, Ssa, Ssb) in ein ASIC integriert ist.
 - 7. Vorrichtung nach Anspruch 1, dadurch gekennzeichnet, dass das Mehrspannungsbordnetz in ein Fahrzeug integriert ist.

Zusammenfassung

5

10

15

20

Vorrichtung zum Schutz von Elektronik-Baugruppen in einem Mehrspannungs-Bordnetz gegen Kurzschlüsse

Vorrichtung zum Schutz von Elektronik-Baugruppen in einem Mehrspannungs-Bordnetz mit einem ersten Akkumulator einer niedrigen Bordnetzspannung, gegen Kurzschlüsse nach einer hohen Bordnetzspannung, mit einem Transistor, dessen Drain-Source-Strecke zwischen dem Steuergeräteanschluss und dem Anschluss der Elektronik-Baugruppe eingefügt ist, wobei der Sourceanschluss des Transistors mit dem Anschluss der Elektronik-Baugruppe verbunden ist, und deren Drainanschluss mit dem Steuergeräteanschluss verbunden ist, wobei zwischen dem Gate-anschluss des Transistors und dem Pluspol des Akkumulators die Parallelschaltung eines Gatewiderstandes und einer in Richtung zum Pluspol des ersten Akkumulators stromleitenden Diode angeordnet ist, und wobei zwischen Gateanschluss und Sourceanschluss des Transistors eine Zenerdiode angeordnet ist.

Figur 1

Fig 1

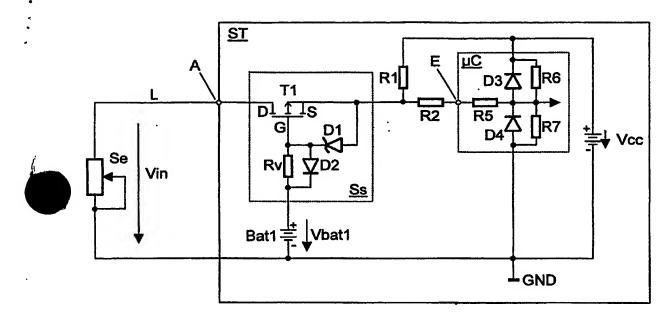


Fig 2

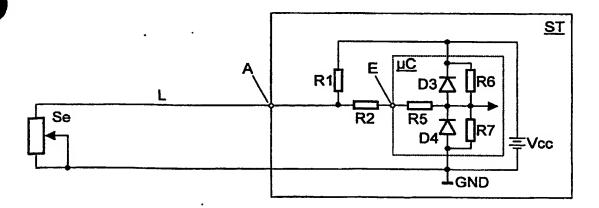


Fig 3

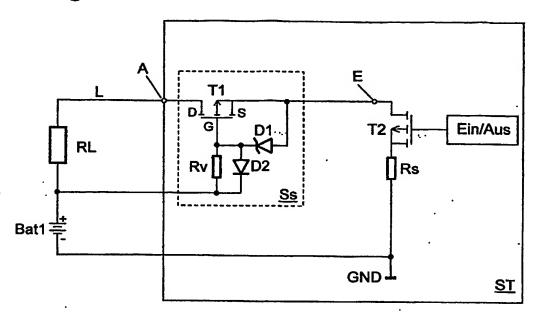


Fig 4 E1 CAN_HI T1a TxD <u>Tm</u> GND T <u>Rc</u> RxD E2 CAN_LO T₁b A2 C-T ST Bat1